

ジータットが開催するプライベートセミナー

# JEDAT Solution Seminar 2024

AIが変える設計の未来 - ジータットの先進ソリューション

京都会場：2024/9/4(水) ホテルグランヴィア京都  
(セミナー 3階 源氏の間(西)／懇親会 3階 源氏の間(北))

東京会場：2024/9/6(金) ベルサール八重洲  
(セミナー 2階 RoomA+B+C／懇親会 2階 RoomD+E)

受付 9:30～ セミナー 10:00～ 懇親会 17:00～

基調講演

「シリコン列島ニッポンの時代が到来する！  
～半導体による国起こしは画期的インパクト」

株式会社産業タイムズ社代表取締役会長 泉谷 渉 様

招待講演

「次世代ロジック半導体の要求に応える！  
スピードを重視するRapidusの短TATソリューションご紹介」

Rapidus株式会社 シリコン技術本部 設計・PDK技術部 ディレクター 谷川 寛 様

招待講演

“OpenROAD : An introduction with the latest technical updates”.

Precision Innovations Inc. CEO Mr. Tom Spyrou

特別講演

「半導体超進化論 ～ AIと半導体が共進化する ～」

東京大学 特別教授／熊本県立大学 理事長 黒田 忠広 様

事例紹介

「SX-Meister ACC活用によるアナログレイアウトフローの紹介」

ローム株式会社 様

「PowerGeneratorとPowerVoltを活用したパワーデバイスのレイアウト設計事例紹介」

三菱電機株式会社 様



2024/9/4(水) 開催  
京都会場のお申込はこちら

\* 事前登録制です  
\* ご参加は無料です



2024/9/6(金) 開催  
東京会場のお申込はこちら

\* 事前登録制です  
\* ご参加は無料です



## PROGRAM

9:30～	受付開始	
10:00～10:10	<b>開催のご挨拶</b> 株式会社ジーダット 代表取締役社長 松尾 和利	
10:10～11:00	<b>シリコン列島ニッポンの時代が到来する！～半導体による国起こしは画期的インパクト</b> 株式会社産業タイムズ社 代表取締役会長 泉谷 渉 様	基調講演
11:00～11:10	休憩	
11:10～11:50	<b>SX-Meister開発計画と最新情報 ～アナログ設計の未来 - 次世代への挑戦と進化～</b> 株式会社ジーダット EDA開発本部 EDA開発部 プロジェクトマネージャー 小足 正義	
	本プレゼンテーションでは、SX-Meisterの開発計画と最新情報をご紹介します。 先端プロセスへの対応やAI技術を活用した新製品についてご説明します。 SX-Meisterの未来に向けた挑戦と進化をどうぞご期待ください。	
11:50～12:30	お昼休憩（お弁当をご用意しております）	
12:30～13:20	<b>次世代ロジック半導体の要求に応える！ スピードを重視するRapidusの短TATソリューションご紹介</b> Rapidus株式会社 シリコン技術本部 設計・PDK技術部 ディレクター 谷川 寛 様	招待講演
13:20～13:30	休憩	
13:30～14:00	<b>“OpenROAD : An introduction with the latest technical updates”.</b> Precision Innovations Inc. CEO Mr. Tom Spyrou	招待講演
14:00～14:30	<b>SX-Meister ACC活用によるアナログレイアウトフローの紹介</b> ローム株式会社 LSI事業本部 技術開発担当 LSI開発支援部 レイアウト課 グループリーダー 角田 崇 様	事例紹介
	近年、アナログLSIにおいてプロセスの微細化に伴い、回路の大規模化、複雑化が進んでいます。 高品質、高密度なレイアウトを効率よく実現するために、レイアウトの初期段階での高精度なフロアプランや、レイアウト制約を確実にかつ容易に作りこむレイアウトフローが重要です。今回、チップレベル設計からブロックレベル設計までをサポートしているACC(Analog Chip Compiler)を活用したアナログレイアウト設計フローをご紹介します。	
14:30～14:45	休憩（コーヒープレイク）	
14:45～15:15	<b>PowerGeneratorとPowerVoltを活用したパワーデバイスのレイアウト設計事例紹介</b> 三菱電機株式会社 パワーデバイス製作所 開発部 EDA技術グループ 西田 修平 様、大久野 幸史 様	事例紹介
	パワーモジュールの小型化、大容量化が進む中で、パワーチップには低損失、高速にスイッチングできる性能が求められています。性能の向上には、各トランジスタの配線抵抗の不均一差を抑制することが重要です。 今回、PowerGeneratorにより複数のレイアウトを生成し、PowerVoltにより配線パターンの妥当性を検証する一連の設計フローを適用した事例を紹介いたします。 さらに、レイアウト生成の効率化を目的にPowerGeneratorの機能改善をしていただきましたので併せて紹介します。	
15:15～15:45	<b>波形特性自動判定ソフト「Waveform Meister」の活用法</b> 東芝情報システム株式会社 LSIソリューション事業部 商品企画部 エキスパート 富樫 政寛 様	
	波形特性自動判定ソフトウェアは、AI技術を活用したLSI開発用ソフトウェアです。 従来、オシロスコープ等の波形チェックは技術者の目視判定に頼らざるを得ませんでしたが、当社のソフトウェアを活用することにより、波形の異常有無をAI技術で判定できるようになります。本講演では、シミュレーション波形の活用事例を交えながら製品の活用法についてご紹介します。	
15:45～15:55	休憩	
15:55～16:45	<b>半導体超進化論 ～ AIと半導体が共進化する ～</b> 東京大学 特別教授/熊本県立大学 理事長 黒田 忠広 様	特別講演
17:00～	懇親会	

\*セミナーの内容、講師は変更になる場合がございます。予めご了承ください。

\*セミナーの実施時間は前後することがございます。